

Радови на домаћим конференцијама

До децембра 2015. године:

Р.бр.	Ранг М60	Бод.	Рад
1.	М63	0.5	Perica Štrbac, Jovo Arežina: <i>Genetic Algorithm Implemented as an Upgraded Petri Net for Solving n-queen Problem</i> , Proc. 56th ETRAN Conference, Zlatibor, June 11-14, 2012, ISBN 978-86-80509-67-9, pp. VI2.8-1-4.
2.	М63	0.5	Jovo Arežina, Perica Štrbac: <i>Mating and Fitness Function Implemented as an Upgraded Petri Net</i> , Proc. 56th ETRAN Conference, Zlatibor, June 11-14, 2012, ISBN 978-86-80509-67-9, pp. VI2.5-1-4.
3.	М63	0.5	J. Arežina, P. Štrbac: <i>Modeling, Simulation And Analysis of A Genetic Algorithm Implemented as an Upgraded Petri Net</i> , ETRAN, Zbornik radova na CD-u Teslić, jun 2011.
4.	М63	0.5	P. Štrbac, J. Novaković, D. Bulatović: "Modeling, Simulation And Analysis Based On Monte Carlo Method Implemented As An Upgraded Petri Net", ETRAN, Zbornik radova na CD-u Donji Milanovac, jun 2010.
5.	М63	0.5	J. Novaković, P. Štrbac, D. Bulatović: "Impact of Setting Individual Parameters of Genetic Algorithm on Ib1 Classifier", ETRAN, Zbornik radova na CD-u Donji Milanovac, jun 2010.
6.	М63	0.5	J. Novaković, P. Štrbac, D. Bulatović: "Clasification Accuracy Using Entropy-based Indices for Feature Ranking and Selection", ETRAN, Zbornik radova na CD-u Vrnjačka Banja, jun 2009.
7.	М63	0.5	P. Štrbac, J. Novaković, D. Bulatović: "An Upgraded Petri Net Model Simulation and Analysis of an Image Compression", ETRAN, Zbornik radova na CD-u Vrnjačka Banja, jun 2009.
8.	М64	0.2	Štrbac, P. S., Tuba M., "UPN Model Of Fast Fourier Transform As A Processing Element Of Systolic Architecture", 12th Serbian Mathematical Congress August 28 - September 2, 2008 Novi Sad, Serbia.
9.	М64	0.2	M. Tuba, N. Kurdulija, P. Strbac, J. Novakovic: " <i>Digital Signature Security and the Hash Function Irregularity</i> ", 12. Srpski matematički kongres, Novi Sad, Book of Abstracts, 2008, p. 79.
10.	М63	0.5	Штрбац, П. С., "УПН модел елемента систоличког поља за нумеричко решавање диференцијалне једначине", ЕТРАН конференција, ISBN 978-86-80509-63-1, ЦД зборник радова РТ3.7, Палић, јуни 2008, Србија.
11.	М63	0.5	Цекић, В, Штрбац, П. С., " Моделовање, симулација и анализа процеса у мултипроцесорском систему", ЕТРАН, Херцег Нови - Игало 2007.

12.	M63	0.5	Gašević, D., Štrbac, P. S., Djurić, Z., "Upgraded Petri Net Universal Markup Concept Formulation Using PNML Extensions, " In Proceedings of the 8 th Yugoslav Conference on Informatics (YUINFO2002) , CDROM Edition, Kopaonik , Serbia and Montenegro, 2002 (in Serbian).
13.	M63	0.5	Gašević, D., Štrbac, P. S., Djurašinović, M ., "Upgraded Petri Net Software Solution Elements for Modeling," In Proceedings of the Conference on Information Technologies (IT 2002), Zabljak, Serbia and Montenegro, 2002 (in Serbian).
14.	M63	0.5	Gašević, D., Štrbac, P. S., Djurašinović, M., Djurić, Z., Stanković, B., "Upgraded Petri Nets Software Implementation Object Oriented Model," In Proceedings of the 30 th Symposium on Operational Research (Symopis'01), Belgrade, Serbia and Montenegro, pp. 529-532 (in Serbian).
15.	M63	0.5	Гашевић, Д., Штрбац, П. С., Ђурашиновић, М., "Један приступ графичком решењу филозофа који вечерају применом Петри-мрежа" 10. Математички конгрес, Београд, Србија и Црна Гора, 2001.
16.	M63	0.5	Гашевић, Д., Ђурашиновић, М., Штрбац, П. С., "Компарација УМЛ дијаграма стања и еквивалентног модела у надграђеним Петри-мрежама на моделу инструкције 'BIFE'", ЕТРАН, Врњачка Бања 2000.
17.	M63	0.5	Гашевић, Д., Штрбац, П. С., Ђурашиновић, М., "УМЛ дијаграм активности и његов еквивалентни модел у надграђеним Петри-мрежама", YUINFO 2000, Копаноник 2000.
18.	M63	0.5	Штрбац, П. С., Суботић, Д., Ђурашиновић, М., "Надграђене Петри-мреже у тестирању алармног система радио-рачунарске мреже", ЕТРАН, Врњачка Бања 1998.
19.	M63	0.5	Штрбац, П. С., Суботић, Д., "Петри-мреже у тестирању сложених хардверских склопова", ЕТРАН, Златибор 1997.
20.	M63	0.5	Штрбац, П. С., Суботић, Д., "Моделовање, симулација и анализа рутирања датаграма у надграђеним Петри-мрежама", ИТ, Жабљак 1996.
21.	M63	0.5	Штрбац, П. С., Ђурашиновић, М., "Моделовање, симулација и анализа дигиталних склопова у надграђеним Петри-мрежама", ИТ, Жабљак 1996.
22.	M63	0.5	Штрбац, П. С., Суботић, Д., "Приказ адресирања датотеке регистара у надграђеним Петри-мрежама", YUINFO, Брезовица 1996
23.	M63	0.5	Штрбац, П. С., Суботић, Д., "Модел једноставног процесора", ЕТРАН, Будва 1996.
24.	M63	0.5	Штрбац, П. С., Ђурашиновић, М., "Приказ примене ТФЛ у надграђеним Петри-мрежама", YUINFO, Брезовица 1996.
25.	M63	0.5	Суботић, Д., Штрбац, П. С., "Општи модел процесора са проточном обрадом у надграђеним Петри-мрежама", SINFON, Златибор, 1995.

26.	M63	0.5	Штрбац, П. С., Суботић, Д., Ђурашиновић, М., “Анализа организације рачунарског система за РТА применом Петри-мрежа”, <i>ETRAN</i> , Златибор 1995.
27.	M63	0.5	Ђурашиновић, М., Штрбац, П. С., “Могућа примена ДСП у вођењу процеса у реалном времену”, <i>YUINFO</i> , Брезовица 1995.
28.	M63	0.5	Штрбац, П. С., “Симулација извршавања РТА применом Петри-мрежа”, <i>YUINFO</i> , Брезовица 1995.
29.	M63	0.5	Штрбац, П. С., “Преглед моделовања хардвера помоћу Петри-мрежа”, <i>SINFON</i> , Златибор, 1994.
30.	M63	0.5	Ђурашиновић, М., Штрбац, П. С., “Симулација ДСП помоћу Петри-мрежа”, <i>SYMOPIS</i> , YUISBN-86-80897-65-5, Котор, 1994. pp. 603-606
31.	M63	0.5	Штрбац, П. С., Ђурашиновић, М., “Практично решење захвата података са производа”, <i>ETRAN</i> , Београд 1993.